

مدل‌سازی دینامیکی ریز شبکه‌ی بهم‌پیوسته AC/DC در شناورها و تعدیل حالت‌های گذرای ناشی از تغییرات پالسی بار در آن

مصطفی زمانی، آرش دهستانی کلاگر، مهدی مصیبی، محمدرضا علیزاده پهلوانی

(PGMs)، سیستم پیشرانش، بارهای با توان بالا و بارهای پالسی مخصوصاً در شناورهای نیروی دریایی هستند. در شناورهای مدرن، واحدهای تولید توان نه تنها شامل ژنراتورها و سلول‌های سوختی‌اند (FCs) بلکه دارای سیستم‌های ذخیره‌سازی انرژی (ESSs) که با ژنراتورها چهت بهبود کارایی و قابلیت اطمینان در تعامل هستند وجود دارند. یک‌سوکنده‌ها وظیفه‌ی تنظیم ولتاژ شینی DC و توزیع توان ژنراتورها را بر عهده دارند. سیستم محرکه‌ی شناور با اینوتراهای موتورهای پیشرانش در شرایط کاری مختلف وظیفه‌ی راهاندازی موتورها را بر عهده دارند. مبدل‌های DC/DC برای سیستم‌های ذخیره‌سازی انرژی، نقش تعادل عرضه و تقاضای توان و تعدیل نوسانات ولتاژ را بازی می‌کنند. از آنجایی که سیستم قدرت شناور به صورت جزیره‌ای و مستقل است و تجهیزات آن در فضای کوچک و بدون پشتیبانی از شبکه‌ی بالادست به یکدیگر اتصال دارند، بیشتر در معرض انواع اختلالات، اغتشاشات و آسیب‌های فیزیکی هستند. از این‌رو، ریز شبکه‌های جزیره‌ای به دلیل ظرفیت تولید توان کم و اینترسی سنکرون پایین مستعد ناپایداری در ولتاژ و فرکانس هستند که با توسعه‌ی ظرفیت تولید توان می‌توان بر این مشکل غلبه کرد اما این امر باعث افزایش هزینه‌ها و کاهش کارایی ژنراتورهای سوخت فسیلی، افزایش مصرف سوخت و انتشار گازهای گلخانه‌ای می‌شود [۱].

به طور کلی امروزه بدلیل افزایش چشمگیر توان نیروی محرکه‌ی پیشرانه و افزایش تقاضای توان بارهای عمومی شناورها، ریز شبکه‌ها با سیستم توزیع DC مورد توجه نیروی دریایی و سیستم حمل و نقل دریایی قرار گرفته و در حال توسعه می‌باشند. این امر باعث شده است که نیروی دریایی روی فناوری پیشرفته‌ی سیستم قدرت بهم‌پیوسته (IPS) سرمایه‌گذاری نماید و تلاش برای سیستم‌های قدرت نسل بعدی را آغاز نماید [۲]. مرکز سیستم‌های قدرت پیشرفته^۵ (CAPS) با همکاری کنسرسیوم تحقیق و توسعه‌ی شناورهای الکتریکی^۶ (ESRDC)، چارچوب اساسی شبکه‌های توزیع شناورهای ولتاژ متوسط DC را توسعه داده‌اند [۳].

اگرچه سیستم‌های قدرت DC شناورها هنوز در مرحله تحقیق و توسعه هستند اما برای طراحی و تحلیل این گونه سیستم‌ها به استانداردها و منابع کمی می‌توان اشاره نمود. استاندارد IEEE Std. ۱۷۰۹-۲۰۱۰ به مراحل طراحی و ارزیابی مشکلات فنی می‌پردازد [۴]. همچنین استاندارد

2. Power Generation Modules
3. Fuel Cells
4. Energy Storage Systems
5. Center for Advanced Power Systems
6. Electric Ship Research and Development Consortium

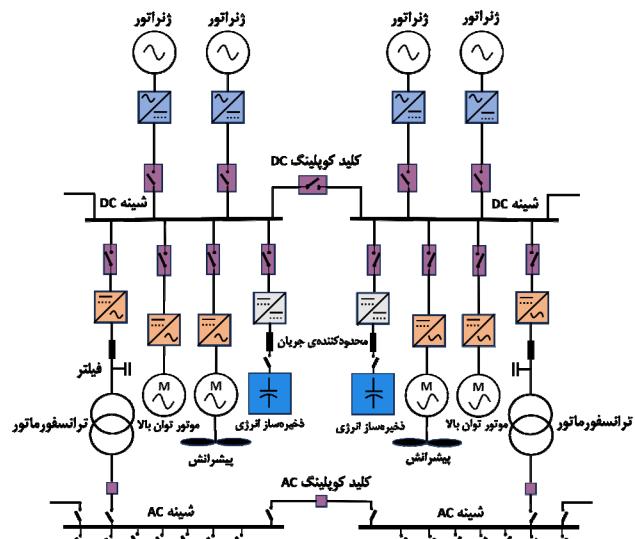
چکیده: ریز شبکه‌های مدرن بدلیل افزایش بارهای با توان بالا و توسعه‌ی سیستم‌های ذخیره‌سازی انرژی تغییرات چشمگیری داشته‌اند. در این مقاله مدل استخراج شده‌ی ریز شبکه، مدل اصلی توسعه‌ی افافه در چارچوب مرجع dq است و نتایج شبیه‌سازی‌ها تأثیر دینامیکی ناشی از هرگونه ناپایداری بین زیرسیستم‌های AC و DC ریز شبکه را نشان می‌دهند. بدین ترتیب با توجه به نتایج شبیه‌سازی‌های انجام شده، ریز سیستم‌های AC/DC ریز شبکه در صورت بروز حالت‌های گذرای مانند اتصال کوتاه، کلیدزنی بارهای توان بالا و وقوع قوس الکتریکی، ویژگی‌های گذرای متفاوتی خواهند داشت که منجر به ناپایداری ریز شبکه می‌شوند. توانایی ریز شبکه در حفظ پایداری تا حد زیادی به میرا کردن نوسان‌های الکترومکانیکی توسط کنترل کننده‌ها موجود در ریز شبکه‌ی AC/DC بستگی دارد که مطالعه و طراحی این کنترل کننده‌ها را بسیار مهم می‌سازد. جهت تعدیل حالت‌های گذرای ریز سیستم DC از کنترل کننده‌ی حلقه بسته‌ی PI در سیستم ذخیره‌سازی انرژی به منظور کنترل سیکل کاری کلیدهای IGBT مبدل DC/DC استفاده شده است. بنابراین با طراحی مناسب کنترل کننده‌ی سیستم ذخیره‌سازی انرژی، حالت‌های گذرا در زیرسیستم DC در صورت بروز ناپایداری‌های ناشی از تغییرات پالسی بار به طور چشمگیری کاهش یافته و سبب تعدیل حالت‌های گذرای ریز شبکه خواهد شد. در این مقاله از روش دوم لیپاونف برای ارزیابی پایداری ریز شبکه‌ی AC/DC استفاده شده است.

کلیدواژه: اغتشاش حاصل از کلیدزنی بارها، پایداری ریز شبکه، کلیدزنی بارهای پالسی، مدل‌سازی دینامیکی ریز شبکه.

۱- مقدمه

امروزه ریز شبکه‌های AC/DC بهم‌پیوسته (IPS) بسیار محبوب هستند. این ریز شبکه‌ها از نظر کارایی، انعطاف‌پذیری و بکارگیری انواع ادوات الکترونیک قدرت مزایای زیادی در مقایسه با شبکه‌های AC مرسوم دارند و دارای چندین پیکربندی بالقوه با معماری و سطوح ولتاژ مختلف هستند. یک ریز شبکه AC/DC شناور شامل واحدهای تولید توان

این مقاله در تاریخ ۹ دی ماه ۱۴۰۳ دریافت و در تاریخ ۲۴ فروردین ماه ۱۴۰۴ بازنگری شد.
مصطفی زمانی، مجتمع دانشگاهی برق و کامپیوتر، دانشگاه صنعتی مالک اشتر، (email: m.zamani6363@gmail.com)، تهران، ایران، آرش دهستانی کلاگر (نویسنده مسئول)، مجتمع دانشگاهی برق و کامپیوتر، دانشگاه صنعتی مالک اشتر، تهران، ایران، (email: a_dehestani@mut.ac.ir)، مهدی مصیبی، مجتمع دانشگاهی برق و کامپیوتر، دانشگاه صنعتی مالک اشتر، تهران، ایران، (email: mosayebi@mut.ac.ir)، محمدرضا علیزاده پهلوانی، مجتمع دانشگاهی برق و کامپیوتر، دانشگاه صنعتی مالک اشتر، تهران، ایران، (email: mr_alizadehp@mut.ac.ir)، ۱. Integrated Power Systems



شکل ۱: نمونه‌ای از سیستم قدرت MVDC شناور.

زیرسیستم DC غالب که قسمت تولید توان الکتریکی در سمت زیرسیستم AC وجود دارد (شبکه‌ی MVDC شناورها). بدین ترتیب، ریزشبکه‌های بهم پیوسته‌ی AC/DC از دیدگاه زیرسیستم غالب مورد برسی و مدلسازی قرار می‌گیرند. برای مدلسازی ریزشبکه‌ی AC/DC، مرجع [۱۴] تهها مدل امپدانسی (یکسوکننده - ژنراتور) را در نظر گرفته که معادلات ژنراتور که بیان ریاضی مهمی از پایداری آن می‌باشد را نادیده گرفته است و یکسوکننده‌ی تریستوری در حالت پل دیودی و با مدل امپدانسی خود نشان داده شده است. در این مرجع تنها پایداری زیرسیستم DC بدون توجه به زیرسیستم AC مورد مطالعه قرار گرفته است. مرجع [۱۵] بر روی تحلیل دقیق پایداری زاویه‌ای سیستم با استفاده از مدل دینامیکی خطی شده متمرکز شده است. این نقطه‌ی پایداری عملیاتی اولیه، برای تجزیه و تحلیل پایداری سیگنال کوچک MVAC و همچنین معمازی‌های MVDC سیستم قدرت ناحیه‌ای شناور^۱ استفاده شده است. در این مرجع از مدل حالت پایدار ساده شده متابع مبدل‌های ولتاژی کمک گرفته است. مرجع [۱۶] تجزیه و تحلیل سیگنال کوچک را برای ریزشبکه‌ی هیبریدی با تجزیه و تحلیل پایداری سیستم برسی می‌کند. مرجع با نشان دادن مبدل به عنوان یکتابع کلیدزنی سه فاز و در نظر گرفتن منبع تغذیه به عنوان یک منبع ولتاژ ایده‌آل، ریزشبکه‌ی AC/DC را در یک چارچوب مرجع dq توسعه داده است. در روش مرجع [۱۷] تجزیه و تحلیل ریزشبکه‌ی بهم پیوسته‌ی AC/DC بسیار ساده توصیف می‌شود و دینامیک شبکه‌ی AC با نوسانات ژنراتورهای سنکرون که برای آن حائز اهمیت است را نادیده گرفته است. به علاوه، این روش به تجزیه و تحلیل سیستم‌های دارای ژنراتور سنکرون کمک نمی‌کند و با چارچوب مرجع ژنراتورهای سنکرون که معمولاً برای سیستم‌های قدرت چند ماشینه بکار آمد مطابقت ندارد. مرجع [۱۸] زیرسیستم AC را در قالب یک متابع ولتاژ متعادل سه فاز ایده‌آل با اندکتانس کوموتاسیون ثابت نشان داده است. مرجع [۱۹] ژنراتورهای سنکرون AC را با مدل‌های DC معادل آنها برای بهینه‌سازی کنترل کننده‌ی مبدل‌های DC-DC نشان داده است. مرجع [۲۰] یک مدل سیگنال کوچک از یک سیستم MVDC چند ماشینه ارائه می‌کند که ژنراتورهای سنکرون AC را توسط یک منبع ولتاژ DC که با المان‌های RL سری، شده‌اند ارائه می‌کند.

IEEE Std. ١٦٦٢-٢٠٠٨ دستورالعمل‌ها و مشخصات مبدل‌های قدرت را که باید در سیستم الکتریکی شناورها مورد استفاده قرار گیرند پوشش می‌دهد [٥]. در مورد سیستم‌های قدرت ناحیه‌ای می‌توان به مراجع IEEE Std. ١٨٢٦-٢٠١٢ و MIL Std. ٣١٣٩٩-٣٠٠ مراجعه نمود [٦] و [٧]. در مورد شناورهای الکتریکی پهلو گرفته در اسکله و تغذیه‌ی آنها از سیستم قدرت سراسری مرجع ٣١٣٩٩-١ IEC/IEEE Std. مفید است [٨].

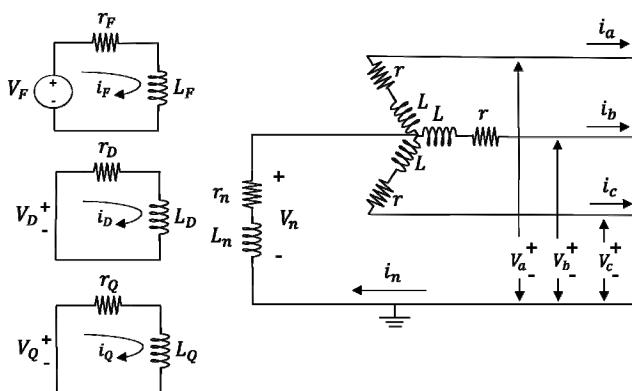
موتورهای توان بالا به صورت گستردۀ در شناورها مورد استفاده قرار می‌گیرند، به طوری که حدود ۷۰٪ از توان الکتریکی تولیدی ژنراتورها را به خود اختصاص می‌دهند. افت یا دره‌ی ولتاژی ناشی از جریان راهاندازی موتورهای با توان بالا یکی از دلایل اصلی افت ولتاژ و از مدار خارج شدن تجهیزات الکتریکی حساس شناور است. این پدیده باید در طراحی شناورها به دقت در نظر گرفته شود تا با استاندارد IEC ۶۱۰۰۰-۴-۳ مطابقت داشته باشد.^[۹]

قوس الکتریکی با آزاد شدن انرژی ناشی از یک خطای الکتریکی تولید می‌شود. بنابراین توصیه می‌شود اثراتِ خطرناک قوس الکتریکی بر روی پرسنل در شبکه‌های AC و DC به حداقل برسد. در این راستا، استاندارد IEEE Std. ۱۵۸۴-۲۰۰۲ تکنیک‌هایی را برای طراحان و اپراتورهای تاسیسات الکتریکی در تعیین فاصله ایمن ناشی از قوس الکتریکی AC و اثرات انرژی آن بر روی کارکنان در معرض آن ارائه می‌دهد [۱۰]. با این حال، هنوز هیچ استاندارد یا دستورالعمل جامعی برای تخلیه‌ی قوس الکتریکی DC وجود ندارد. روشی برای تخمین انرژی ناشی از قوس الکتریکی DC در استاندارد مربوط به IEEE منتشر شده است [۱۱]. این روش بر این مفهوم استوار است که حداکثر توان قوس DC زمانی رخ می‌دهد که ولتاژ قوس الکتریکی نصف ولتاژ سیستم باشد. با این وجود، روش‌های کاهش قوس الکتریکی در پیوست B استاندارد IEEE Std. ۱۷۰۹-۲۰۱۰ ذکر شده است [۴].

یکی از خصوصیات مهم ریزشیکه‌های AC/DC فقدان زمین مؤثر است که سیستم اتصال زمین شناورها را به یک چالش بزرگ تبدیل می‌کند. در صورت زمین نشدن ریزشیکه شناور، جریان نشتی و جریان خطای فاز به زمین می‌تواند اندک باشد که باعث تداوم کارکرد منع تغذیه در صورت بروز یک خطای فاز به زمین می‌شود. بهدلیل جریان کم خطای تشخیص و مکان‌یابی عیب دشوار است. علاوه بر این جریان‌های نشتی باعث ایجاد ولتاژهای باقیمانده بر روی تجهیزات الکتریکی می‌کنند که باید این تجهیزات با سطح بالایی از عایق‌بندی تجهیز شوند تا خطرات جانی برای پرسنل ایجاد نکند [۱۲]. مطابق استاندارد IEEE Std. ۱۷۰-۹ دو روش برای زمین کردن زیرسیستم DC دوقطبی شناور وجود دارد: (۱) زمین کردن با مقاومت بالا. (۲) زمین کردن مستقیم به یک نقطه‌ی خنثی، [۴].

شکل ۱، نمونه‌ای از یک ریزشیکه بهم پیوسته‌ی شناور که شامل ژنراتورهای سنکرون و موتورهای پیشرانش، بارهای موتوری توان بالا و سیستم‌های ذخیره‌سازی انرژی است را نشان می‌دهد که به‌وضوح دیده می‌شود که موتورهای توان بالا سهم بالایی از توان الکتریکی ژنراتور را به خود اختصاص می‌دهند [۱۳].

مدل سازی و کنترل ریز شبکه های بهم پیوسته ای AC/DC از دهه‌ی گذشته موضوع مورد توجه محققین سیستم‌های قدرت شناورها بوده است. این سیستم را می‌توان از دو منظر بررسی نمود: (۱) شبکه‌هایی که دارای زیرسیستم AC غالب هستند، مانند ریز شبکه‌ی AC/DC با تعداد محدودی از سامانه‌های خورشیدی متصل به آن (۲) شبکه‌هایی با



شکل ۳: شماتیک مداری ژنراتور سنکرون.

۲- مرور ادبیات و پژوهش‌های مرتبه

در این بخش مدل ریاضی یک ریزشبکه‌ی بهم‌پیوسته‌ی AC/DC مطابق شکل ۲، توسعه داده شده که در آن ژنراتور سنکرون که توسط یک خط انتقال به مبدل یکسوساز تریستوری شش پالسه متصل شده است و زیرسیستم‌های AC و DC را از طریق آن به یکدیگر متصل می‌کند تشکیل شده است. شکل موج ولتاژ و جریان خروجی DC یکسوکننده با استفاده از یک فیلتر RL سری و یک سیستم ذخیره‌ساز خازنی فیلتر شده و به بار مقاومتی R داده می‌شود. همچنین به شینه‌ی اصلی AC، یک بار RC موازی که هارمونیک‌های ناشی از ژنراتور و بارهای AC را فیلتر می‌کند متصل شده است [۲۱].

۲-۱ مدل ژنراتور سنکرون

ژنراتور سنکرون ماشین دواری است که دارای یک استاتور با سه سیم‌پیچ مستقل a, b و c که با موقعیت 120° از هم قرار گرفته‌اند و دارای روتوری که تعداد معینی قطب مغناطیسی که توسط جریان DC تغذیه می‌شوند تشکیل شده است. میدان مغناطیسی کوپلینگی بین سیم‌پیچ‌های ژنراتور سنکرون تابعی از موقعیت روتور است. از این رو، شارهای پیوندی بین سیم‌پیچ‌ها نیز تابعی از موقعیت روتور می‌باشند.

مطابق شکل ۳، ژنراتور سنکرون سیستمی با شش مدار است که سه مدار آن برای سیم‌پیچ‌های استاتور، یکی برای میدان تحریک و دو مدار دیگر به سیم‌پیچ‌های دمپر اختصاص دارد [۲۲]. بطرور کلی سیم‌پیچ‌های میرا کننده (دمپر) جهت مستهلک کردن جریان‌های فوکوی جاری شده در قسمت آهنه قطب‌های روتور ژنراتور سنکرون بکار می‌روند و می‌توانند باعث کاهش ناچیزی در حالت‌های گذرای زیرسیستم AC در ریزشبکه‌ی شناور شوند.

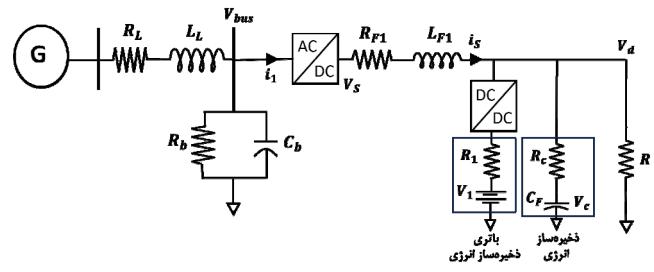
علاوه بر اندوکتانس‌های متقابل بین هر جفت سیم‌پیچ، هر یک از این سیم‌پیچ‌ها دارای مقاومت و القای خودی نیز می‌باشند.

مدل ژنراتور سنکرون که از طریق خط انتقال به شینه‌ی AC متصل شده است به راحتی از قانون ولتاژ کیوشف بدست می‌آید [۲۲].

$$\begin{bmatrix} V_{abc} \\ V_{FDQ} \end{bmatrix} = -\begin{bmatrix} R_{abc} + R_L U_3 & 0 \\ 0 & R_{FDQ} \end{bmatrix} \begin{bmatrix} i_{abc} \\ i_{FDQ} \end{bmatrix} - \frac{d}{dt} \left\{ \begin{bmatrix} L_{SS} + L_L U_3 & L_{SR} \\ L_{SR}' & L_{RR} \end{bmatrix} \begin{bmatrix} i_{abc} \\ i_{FDQ} \end{bmatrix} \right\} \quad (1)$$

U_3 ماتریس یکه با بعد سه است.

از آنجایی که پارامترهای (۱) متغیر با زمان هستند و تجزیه و تحلیل آنها را با پیچیدگی رو به رو می‌کند ما مطابق (۲) با استفاده از تبدیل پارک،



شکل ۲: ریزشبکه‌ی بهم‌پیوسته‌ی AC/DC مورد مطالعه.

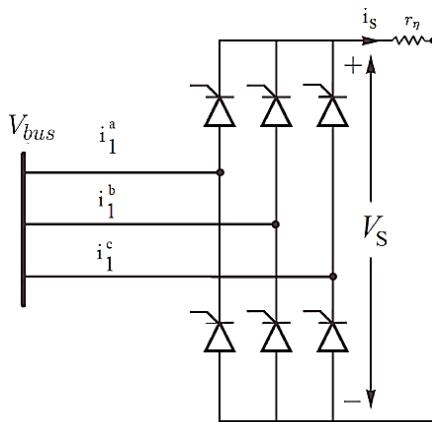
این مقاله بر روی سه هدف اصلی تمرکز دارد:

۱. توسعه‌ی مدل دینامیکی ریزشبکه‌ی بهم‌پیوسته‌ی AC/DC.

۲. ارزیابی پایداری دینامیکی بین زیرسیستم‌های AC و DC.

۳. طراحی سیستم کنترلی زیرسیستم DC جهت تعدیل حالت‌های گذرا.

هر جزء ریزشبکه‌ی AC/DC مانند ژنراتور سنکرون، مبدل یکسوکننده، فیلترها و سیستم ذخیره سازی انرژی توسط یک مدل دینامیکی مناسب توصیف شده است. این مدل تحلیلی همچنین کاربرد مفاهیم تئوری کنترل پیشرفته برای جبران سازی حالت‌های گذرا در سیستم را تسهیل می‌کند. این مدل دینامیکی می‌تواند برای مطالعات شبیه‌سازی در زبان برنامه‌نویسی Matlab در حوزه زمان و فرکانس پس از خطی‌سازی با استفاده از ابزارهای حوزه فرکانس بکار بrede شود. از آنجایی که سیستم‌های فیزیکی واقعی شامل ادوات و تجهیزات AC و DC هستند، یک رویکرد مناسب برای ادغام این دو زیرسیستم استفاده از تبدیل dq است که معمولاً برای تحلیل حالت‌های گذرای ژنراتورهای سنکرون بکار بrede می‌شود. مهمترین نیاز در این زمینه، توسعه‌ی یک مدل ریاضی برای مبدل است که زیرسیستم‌های AC و DC را به یکدیگر مرتبط می‌کند. این مقاله یک مدل dq از مبدل را با استفاده از چارچوب مرجعی که معمولاً برای ژنراتورهای سنکرون مورد استفاده قرار می‌گیرد توصیف می‌کند. چارچوب مرجع dq بررسی برهمکنشی دینامیکی بین زیرسیستم‌های AC و DC را که توسط یک مبدل به هم متصل شده‌اند را تسهیل می‌نماید. بدلیل اینکه مدل دینامیکی توسعه‌یافته به سیار غیرخطی است از مفاهیم پایداری لیاپانوف برای ارزیابی پایداری سیستم استفاده شده است. نتایج شبیه‌سازی نشان می‌دهد که هرگونه اغتشاش در شینه‌ی بار DC مانند کلیدزنی بارهای پالسی توان بالا، اتصال کوتاه، قوس الکتریکی و کلیدزنی ژنراتور سنکرون در غیاب یک کنترل گذرا می‌تواند میزان ایجاد حالت‌های گذرای در شینه‌ی AC می‌گردد [۳]. به طور مشابه با کلیدزنی یک بار دینامیکی بزرگ در زیرسیستم AC، باعث ایجاد نوسانات ولتاژ در شینه‌ی زیرسیستم DC می‌گردد که این امر نیازمند طراحی سیستم کنترلی مناسب برای بهبود پایداری ریزشبکه است. ساختار این مقاله بصورت زیر سازماندهی شده است: بخش ۲، اولین مدل دینامیکی ریزشبکه‌ی بهم‌پیوسته‌ی AC/DC را با استفاده از چارچوب مرجع dq مبتنی بر ژنراتور سنکرون توسعه می‌دهد. بخش ۳، کنترل گذرای زیرسیستم DC را به همراه طراحی مبدل DC/DC توصیف می‌کند. بخش ۴، تجزیه و تحلیل پایداری کامل سیستم را بر اساس روش دوم یا مستقیم نظریه‌ی لیاپانوف ارائه می‌دهد. بخش ۵، نتایج شبیه‌سازی حالت‌های گذرای ناشی از بارهای پالسی بر روی شینه‌های AC و DC را ارائه می‌کند و بخش ۶ به نتیجه‌گیری مقاله اختصاص دارد.



شکل ۵: مدار مبدل تمام موج کنترل پذیر تریستوری.

چارچوب مرجع dq از روابط زیر به دست می‌آید.

$$\dot{\omega} = -\frac{L_d i_q i_d}{3\tau} - \frac{k M_F i_q i_F}{3\tau} - \frac{k M_D i_q i_D}{3\tau} + \frac{L_q i_d i_q}{3\tau} + \frac{k M_Q i_d i_Q}{3\tau} - \frac{D \omega}{\tau} + \frac{T_m}{\tau} \quad (4)$$

$$\dot{\delta} = \omega_B (\omega - 1) \quad (5)$$

در (۴)، $\tau = 2H$ اینرسی ثابت روتور است. با توجه به روابط فوق مدل کامل ژنراتور سنکرون توصیف شده است [۲۱].

۲-۲ مدل مبدل تریستوری شش‌پالسه

مطابق شکل ۵، یک مبدل شش‌پالسه‌ی تمام پُل کنترل پذیر تریستوری را که شامل مقاومت r_η که بدليل همپوشانی کموتاسیونی در مدارهای القایی باعث افت ولتاژ در سمت زیرسیستم DC می‌شود را در نظر می‌گیریم.

$$r_\eta = \frac{3\omega L_{eq}}{\pi} \quad (6)$$

که L_{eq} و ω ، به ترتیب اندوکتانس و سرعت زاویه‌ای سمت AC مبدل تریستوری هستند. برای یک سیستم پایدار مقدار مقاومت r_η را ثابت فرض می‌کنیم و تغییرات ω در طول دوره‌ی حالت‌های گذرا معمولاً کم می‌باشد.

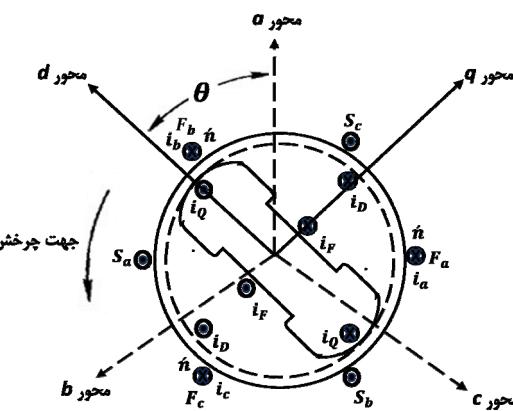
برای ترکیب مقادیر پارامترهای زیرسیستمهای AC و DC، مبدل تریستوری باید به عنوان یکتابع کلیدزنی پریودیکی در چارچوب مرجع dq توصیف گردد. با نادیده گرفتن اثرات کموتاسیونی، مبدل تریستوری باید به عنوان یک سوئیچ ایده‌آل سه فاز کنترل شده با یکتابع سوئیچینگ مطابق شکل ۶ در نظر گرفته شود.

زاویه‌ی آتش تریستورها و φ زاویه فاز ولتاژ شینه AC ورودی است [۲۴]. مطابق شکل ۱، سیگنال کلیدزنی S_a که خروجی یکسوکنده‌ی تریستوری است می‌تواند توسط سری فوریه‌ی زیر توصیف گردد.

$$S_a = \sum_{k=1,3,5,\dots}^{\infty} \frac{\sqrt{3}}{\pi} \frac{(-1)^{L+1}}{K} \times (-2 \sin k \omega t) \quad (7)$$

$$k = 6L \pm 1 (L = 0, 1, 2, \dots, k > 0)$$

در این مورد تنها مؤلفه‌ی اصلی یعنی $k = 1$ را برای خروجی سیگنال کلیدزنی S_a در مبدل شش‌پالسه‌ی تریستوری در نظر می‌گیریم [۲۳]. میزان هارمونیک کل در کاربردهای الکترونیک قدرت توسط سوئیچینگ مبدل‌ها که عموماً توسط فیلترها تعديل پیدا می‌کنند تعریف

شکل ۶: محور dq ژنراتور سنکرون.

سیستم را در چارچوب مرجع دوار dq در نظر می‌گیریم و رابطه‌های با اندوکتانس‌های متغیر با زمان را حذف می‌کنیم. با توجه به شکل ۶، محور d در جهت محور قطبی روتور قرار دارد که محور q به اندازه‌ی 90° از محور d عقب‌تر است.

$$X_{odq} = P X_{abc}$$

$$P = \sqrt{\frac{2}{3}} \begin{bmatrix} \frac{1}{\sqrt{2}} & \frac{1}{\sqrt{2}} & \frac{1}{\sqrt{2}} \\ \cos(\theta - 120^\circ) & \cos(\theta + 120^\circ) & \sin(\theta - 120^\circ) \\ \sin(\theta - 120^\circ) & \sin(\theta + 120^\circ) & \end{bmatrix} \quad (2)$$

با کاربرد تبدیل پارک مطابق (۲) و با استفاده از آن در (۱)، مدل دینامیکی ژنراتور سنکرون متصل شده به شینه AC از رابطه‌ی زیر به دست می‌آید.

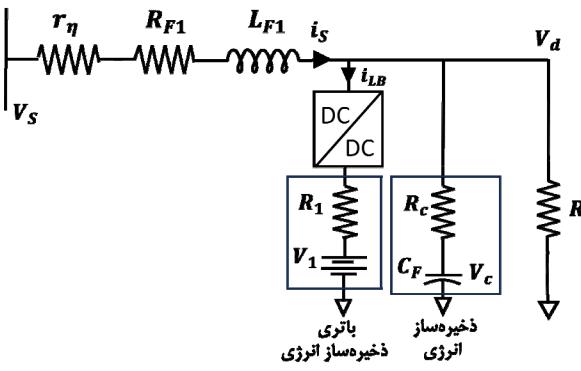
$$\dot{i} = -\omega_B \mathbf{L}^{-1}[(\mathbf{R} + \omega \mathbf{N})\mathbf{i} + \mathbf{V}], \mathbf{V} = \begin{bmatrix} V_{bus,d} \\ -\sqrt{3} R_F E \\ KM_F \\ \vdots \\ V_{bus,q} \\ \vdots \end{bmatrix}, \mathbf{i} = \begin{bmatrix} i_d \\ i_F \\ i_D \\ i_q \\ i_Q \\ \vdots \end{bmatrix}$$

$$\mathbf{R} = \begin{bmatrix} R_a + R_L & \cdot & \cdot & \cdot & \cdot \\ \cdot & R_F & \cdot & \cdot & \cdot \\ \cdot & \cdot & R_D & \cdot & \cdot \\ \cdot & \cdot & \cdot & R_a + R_L & \cdot \\ \cdot & \cdot & \cdot & \cdot & R_Q \end{bmatrix}$$

$$\mathbf{N} = \begin{bmatrix} \cdot & \cdot & \cdot & L_q + L_L & kM_Q \\ \cdot & \cdot & \cdot & \cdot & \cdot \\ \cdot & \cdot & \cdot & \cdot & \cdot \\ -(L_d + L_L) & -kM_F & -kM_D & 0 & \cdot \\ \cdot & \cdot & \cdot & \cdot & \cdot \end{bmatrix}$$

$$\mathbf{L} = \begin{bmatrix} L_d + L_L & kM_F & kM_D & \cdot & \cdot \\ kM_F & L_F & M_R & \cdot & \cdot \\ kM_D & M_R & L_D & \cdot & \cdot \\ \cdot & \cdot & \cdot & L_q + L_L & kM_Q \\ \cdot & \cdot & \cdot & kM_Q & L_Q \end{bmatrix} \quad (3)$$

معادلات سرعت و گشتاور زاویه‌ای ژنراتور سنکرون با تبدیل در



شکل ۷: مدار زیرسیستم DC با باتری ذخیره‌سازی انرژی.

در چارچوب مرجع dq داریم [۳].

$$\begin{aligned}\dot{V}_{bus,d} &= -\frac{V_{bus,d}}{R_b C_b} + \frac{1}{C_b} i_d - \frac{1}{C_b} i_{\text{d},d} - \omega V_{bus,q} \\ \dot{V}_{bus,q} &= -\frac{V_{bus,q}}{R_b C_b} + \frac{1}{C_b} i_q - \frac{1}{C_b} i_{\text{d},q} - \omega V_{bus,d}\end{aligned}\quad (13)$$

با جایگذاری $i_{\text{d},d}$ و $i_{\text{d},q}$ از (۱۱) در (۱۳) و با تبدیل پریونیت داریم.

$$\dot{V}_{bus,d} = \frac{\omega_B}{C_b} [i_d - \frac{V_{bus,d}}{R_b} - S_d i_s - \omega C_b V_{bus,q}] \quad (14)$$

$$\dot{V}_{bus,q} = \frac{\omega_B}{C_b} [i_q - \frac{V_{bus,q}}{R_b} - S_q i_s - \omega C_b V_{bus,d}] \quad (15)$$

۴-۲ مدل فیلتر و سیستم ذخیره‌سازی انرژی

مطابق شکل ۷، با استفاده از قوانین ولتاژ و جریان کیرشهف در زیرسیستم DC، مدل ریاضی آن به صورت زیر تعریف می‌شود [۳].

$$\begin{aligned}V_d &= V_s - r_n i_s - R_F i_s - L_F \frac{di_s}{dt} \\ i_s &= i_{LB} + C_F \frac{dV_c}{dt} + \frac{V_d}{R}\end{aligned}\quad (16)$$

که R نشانده‌نده مقاومت بار DC و V_d ولتاژ شینه DC است که با توجه به (۱۷) توصیف می‌گردد.

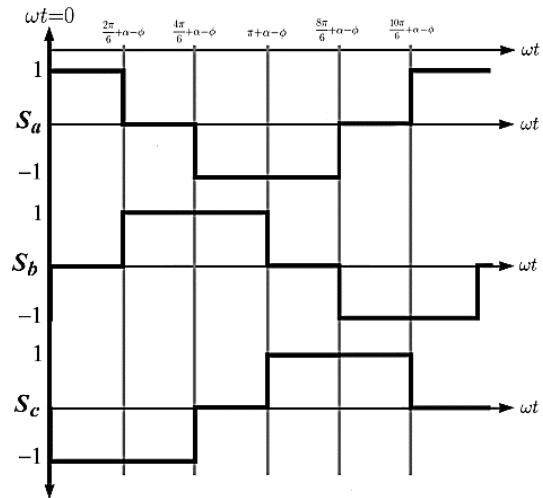
$$V_d = \frac{RR_c}{R+R_c} (i_s - i_{LB}) + \frac{R}{R+R_c} V_c \quad (17)$$

اکنون با ترکیب (۱۶) با مدل فیلتر، سیستم ذخیره‌سازی انرژی و مبدل DC/DC طبق (۱۶) و (۱۷) و تبدیل پریونیت داریم.

$$\begin{aligned}i_s &= \frac{\omega_B}{L_{F1}} [S_d V_{bus,d} + S_q V_{bus,q} - i_s (r_n + R_{F1} + \frac{RR_c}{R+R_c}) \\ &\quad + \frac{RR_c}{R+R_c} i_{LB} - \frac{V_c R}{R+R_c}]\end{aligned}\quad (18)$$

$$\dot{V}_c = \frac{\omega_B}{C_F (R+R_c)} [R(i_s - i_{LB}) - V_c] \quad (19)$$

مطابق شکل ۷، جریان i_{LB} در روابط (۱۸) و (۱۹)، جریان ورودی مبدل DC/DC که به عنوان کنترل کننده زیرسیستم DC شناخته می‌شود تعریف می‌گردد. مدل دینامیکی کامل ریزشبکه DC/AC توسعه (۳)، (۵)، (۱۴)، (۱۵) و (۱۸) توصیف می‌شود. واضح است که مدل دینامیکی زیرشبکه DC غیرخطی است و بیانگر ارتباط دینامیکی متصل نمود. با کاربرد قانون جریان کیرشهف در شینه AC و تبدیل آن



شکل ۱: سیگنال سوئیچینگ یکسوکننده تمام پل تریستوری.

می‌شوند. پس با چشم‌پوشی از میزان هارمونیک‌ها در ریزشبکه، توابع سوئیچینگ مبدل تریستوری شش پالسه توسط (۸) توصیف می‌گردد.

$$S_{abc} = \frac{2\sqrt{3}}{\pi} \begin{bmatrix} \cos(\omega t - \alpha + \phi) \\ \cos(\omega t - \alpha + \phi - \frac{2\pi}{3}) \\ \cos(\omega t - \alpha + \phi + \frac{2\pi}{3}) \end{bmatrix} \quad (8)$$

رابطه بین ترمینال ورودی، یعنی ترمینال شینه DC و ترمینال خروجی مبدل زیرسیستم DC را می‌توان به صورت زیر بیان نمود.

$$\begin{aligned}i_{1,abc} &= S_{abc} i_s \\ V_S &= S_{abc}^T V_{bus,abc}\end{aligned}\quad (9)$$

همانطور که مؤلفه‌های متغیر با زمان در مدل‌سازی ژنراتور سنکرون با استفاده از تبدیل dq حذف شده‌اند، مدل مبدل نیز باید مستقل از زمان باشد. اکنون با تبدیل dq و با استفاده از ماتریس تبدیل پارک،تابع کلیدزنی (۸) به صورت زیر در می‌آید.

$$S_{dq} = \frac{3\sqrt{2}}{\pi} \begin{bmatrix} \cdot \\ -\sin(\delta + \alpha - \varphi) \\ \cos(\delta + \alpha - \varphi) \end{bmatrix} \quad (10)$$

به طور مشابه با اعمال تبدیل dq در (۹) داریم.

$$\begin{aligned}i_{1,0dq} &= S_{odq} i_s \\ V_S &= S_{odq}^T V_{bus,odq}\end{aligned}\quad (11)$$

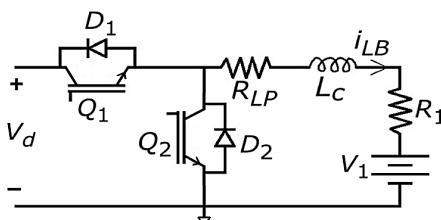
با ترکیب روابط و نتایج فوق داریم.

$$V_S = \frac{3\sqrt{2}}{\pi} V_{bus,LL} \cos(\alpha - \varphi) \quad (12)$$

که ارتباط ولتاژهای ورودی و خروجی مبدل تریستوری شش پالسه توسط (۱۲) توصیف می‌شود [۲۱].

۲-۳ مدل شینه AC

شینه AC به عنوان نقطه اتصال ژنراتور سنکرون و مبدل تریستوری شناخته می‌شود که می‌توان بارهای محلی AC را نیز به آن متصل نمود. با کاربرد قانون جریان کیرشهف در شینه AC و تبدیل آن



شکل ۸: مدار مبدل DC/DC با باتری ذخیره‌ساز انرژی.

حال در ادامه به طراحی کنترل کننده‌ی مبدل DC در سیستم ذخیره‌سازی انرژی می‌پردازم.

مطابق شکل ۸، مبدل DC/DC از نوع غیر ایزوله و دارای دو کلید IGBT است. کلیدهای IGBT بصورت مکمل با یکدیگر سوئیچ می‌شوند و همانطور که در بخش قبل ذکر گردید مبدل DC/DC می‌تواند در دو حالت باک و بوست کار نماید. ضربی وظیفه^۳ را می‌توان به راحتی با کنترل سیگنال‌های PWM مورد استفاده برای کلیدزنی IGBT کنترل نمود. بنابراین یک سیگنال ژنراتور PWM ساده در این مقاله در نظر گرفته شده است. شکل ۹ سیگنال ژنراتور PWM را با یک کنترل کننده‌ی تناسبی و انتگرال‌گیر PI نشان می‌دهد که دارای ثابت زمانی بسیار کم^۴ است. کنترل کننده خطای بین ولتاژ شینه DC و ولتاژ مرجع DC را کنترل می‌کند و بسته به خطای مورد نظر، ضربی وظیفه تنظیم می‌شود تا مبدل در حالت کاری باک یا بوست کار نماید. مطابق انتظار، هنگامیکه ولتاژ شینه DC از ولتاژ مرجع شروع به افزایش می‌کند، مبدل DC/DC به عنوان مبدل باک کار می‌کند و توان اضافی را از شینه DC به باتری‌های ذخیره‌ساز انرژی هدایت و به تبیيت ولتاژ زیرسیستم کمک می‌نماید. از سویی دیگر، بدليل تعديل توان در شینه‌ی زیرسیستم DC، زمانیکه ولتاژ شینه DC از مقدار مرجع خود کاهش می‌یابد، مبدل به عنوان مبدل بوست عمل می‌کند. سپس باتری‌ها توسعه مبدل DC/DC جریان را به شینه DC انتقال می‌دهند تا به دامنه‌ی ولتاژ زیرسیستم DC به مقدار مورد انتظار کمک کنند. بنابراین، حالت‌های شارژ و دشارژ باتری به ترتیب به مُدد کاری باک و بوست مبدل DC/DC و استنادی دارد [۵]. حالت شارژ باتری‌ها عمدتاً به فعال بودن کلید Q₁ و Q₂ بستگی دارد [۶].

توجه به این نکته ضروریست که فرکانس سوئیچینگ مبدل DC/DC به نوع اغتشاشات و حالت‌های گذرا زیرسیستم DC دارد که توسط کنترل کننده تنظیم می‌گردد.

توصیف ریاضی دقیق سیگنال ژنراتور PWM با کنترل کننده PI را می‌توان از شکل ۹ به صورت معادله‌ی دیفرانسیل زیر استخراج نمود [۳]:

$$\begin{aligned} \dot{D}_c &= K_{ci} (V_d - V_{d,ref}) \\ \dot{D} &= \frac{1}{\tau_c} [(V_d - V_{d,ref}) K_{cp} + D_c - D] \end{aligned} \quad (20)$$

از دیدگاه طراحی کنترل کننده مناسب، می‌توان از کنترل کننده‌های سوئیچینگ و کارآمدتری جهت سوئیچینگ بهینه‌تر که باعث کاهش تلفات کلیدهای مبدل DC/DC می‌شود بهره گرفت. می‌توان با استفاده از الگوریتم‌های کنترلی پیشرفته‌تر مانند کنترل پیش‌بین برای کنترل مبدل DC/DC جهت سوئیچینگ بهینه‌تر و کاهش تلفات ناشی از آن استفاده نمود و همچنین حالت‌های گذرا زیرسیستم DC را کاهش و پایداری

زیرسیستم‌های AC و DC می‌باشد [۳].

به طور کلی امروزه از سیستم‌های ذخیره‌سازی انرژی ترکیبی برای کاهش بیشتر حالت‌های گذرا و افزایش پایداری ریز شبکه‌های بهره می‌گیرند که متدالوی ترین آنها، سیستم ترکیبی مبتنی بر باتری‌ها و ابرخازن‌ها است. ابرخازن‌ها شکاف بین باتری‌ها و خازن‌های معمولی را پُر می‌کنند. برخلاف خازن‌های معمولی که به دلیل خرابی در دی الکتریک، طرفیت ذخیره‌سازی آنها محدود می‌شود، ابرخازن‌ها حد بالای ولتاژ را تحمل می‌کنند و می‌توانند حداقل ۱۵۰۰۰ برابر چگالی ذخیره‌سازی انرژی بیشتر از آنچه در فناوری خازن معمولی قابل دستیابی است ارائه دهند [۲۴]. بنابراین می‌توان از آنها به عنوان تجهیزات ذخیره‌سازی انرژی در شناورها استفاده کرد. بدليل مقاومت داخلی پایین، خازن‌ها دارای یک ثابت زمانی کوچکی هستند که آنها را قادر می‌سازد نرخ سرعت شارژ/دشارژ بالایی داشته و چگالی توان بالایی ایجاد کنند. با این حال، چگالی انرژی در ابرخازن‌ها برخلاف باتری‌ها نسبتاً کم است. در نتیجه با ترکیبی از ابرخازن‌ها و باتری‌ها نه تنها می‌توان تقاضای توان برای بارهای بحرانی و حساس را برآورده کرد، بلکه تنش‌های حداکثر توان روی سلول‌های باتری را نیز کاهش و تقاضای پیک توان ناشی از بارهای پالسی در شناورهای نظامی را برآورده کنند [۱].

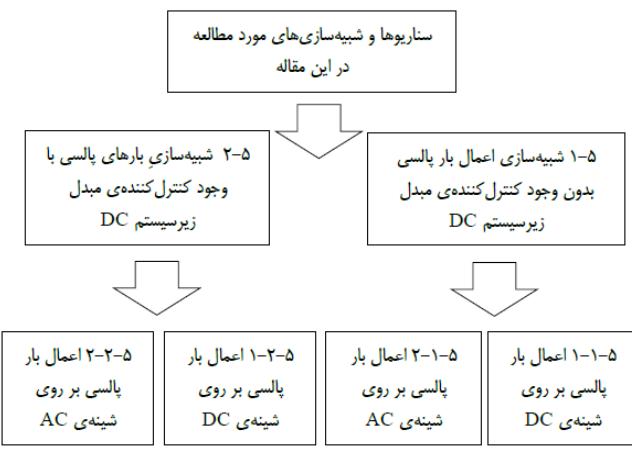
در مقایسه با باتری‌ها به عنوان سیستم ذخیره‌سازی انرژی، پیل سوختی وسیله‌ای شیمیایی است که مستقیماً انرژی شیمیایی سوخت را به انرژی الکتریکی تبدیل می‌کند. پیل‌های سوختی به نوعی شیبیه باتری‌ها هستند اما نیازی به شارژ شدن توسط اتصالات خارجی ندارد، زیرا از اکسیژن به عنوان کاتالیزور استفاده می‌کند. تا زمانی که سوخت داخل دستگاه باشد، قادر به تولید انرژی هستند. این به عنوان یکی از امیدوار کننده‌ترین فناوری‌های الکتریکی شناخته می‌شود زیرا دارای حداقل انتشار گازهای گلخانه‌ای و بدون آلودگی صوتی می‌باشند. با این حال، چالش در تولید، ذخیره سازی و هزینه‌های بالا در تعمیر و نگهداری آن را به اولویت پایین‌تری برای ریز شبکه‌های AC/DC مورد استفاده در شناورها تبدیل می‌کند [۲۵].

۳- کنترل کننده زیرسیستم DC

کنترل کننده‌های محرک اصلی و سیستم تحریک ژنراتور سنکرون، حالت‌های گذرا در زیرسیستم AC را بهبود می‌بخشنند اما بهبودی در حالت‌های گذرا زیرسیستم DC جزئی است. لذا در این بخش، با اضافه کردن یک کنترل کننده جهت تعديل حالت‌های گذرا زیرسیستم DC آن را مورد بررسی قرار می‌دهیم. بطور خاص باتری‌های ذخیره‌سازی انرژی به یک کنترل کننده اضافه می‌شوند که حالت‌های شارژ و دشارژ باتری‌ها هنگام ایجاد گذراهای زیرسیستم DC را تنظیم می‌کند. با توجه به شکل، باتری‌های ذخیره‌ساز انرژی به یک مبدل DC/DC که توان الکتریکی را در دو جهت انتقال می‌دهد متصل می‌شوند و قابلیت کنترل بسیار خوبی را بر روی باتری‌ها فراهم می‌نماید. باتری‌های ذخیره‌ساز انرژی با تأمین توان مورد نیاز ریز شبکه یا جذب توان اضافی از آن می‌توانند در دو حالت باک^۵ و بوست^۶ کار کنند و مبدل DC/DC توزیع توان را در هر دو جهت می‌تواند تضمین نماید. کنترل کننده مبدل DC/DC حالت‌های عملکردی مبدل را جهت تنظیم توزیع توان در سیستم کنترل می‌کند [۳].

1. Buck

2. Boost



شکل ۱۰: سناریوهای شبیه‌سازی مورد مطالعه در این مقاله.

دارند. این نوع بارها به عنوان بارهای پالسی دسته‌بندی می‌شوند. بارهای پالسی نه تنها دارای پیک توان و نرخ افزایشی بالا هستند بلکه تأثیر قابل توجهی بر ولتاژ شینه و پایداری زیرسیستم‌های AC و DC دارند. بطور کلی، کلیدزنی بارهای پالسی توان بالا می‌توانند منجر به افت یا درهای ولتاژی در ریزشبکه‌ی AC/DC شناور شوند. درهای ولتاژی می‌توانند سبب ناپایداری و از مدار خارج شدن بارهای حساس و بحرانی شود که از شینه‌های زیرسیستم‌های AC و DC تغذیه می‌کنند. بنابراین باید از استراتژی‌های مناسب جهت کاهش حالت‌های گذرای ناشی از اعمال بارهای پالسی و انواع اغتشاشات کنترل نشده‌ی ریزشبکه استفاده نمود. جداسازی منابع تغذیه‌ی بارهای حساس و بحرانی از بارهای پالسی یکی از استراتژی‌های مناسب برای حفظ پایداری ریزشبکه‌ی AC/DC است که باید برای سیستم قدرت جزیره‌ای شناور مدنظر قرار بگیرد.

بار پالسی ایده‌آل در یک دوره زمانی به صورت (۲۳) برابر است با [۱۲]:

$$P_p(t) = \begin{cases} P_{p,\max} & t_+ < t \leq t_- + t_p \\ . & others \end{cases} \quad (23)$$

$P_{p,\max}$ دامنه توان بار پالسی و t_p مدت زمان بار پالسی را توصیف می‌کند.

۵- نتایج شبیه‌سازی

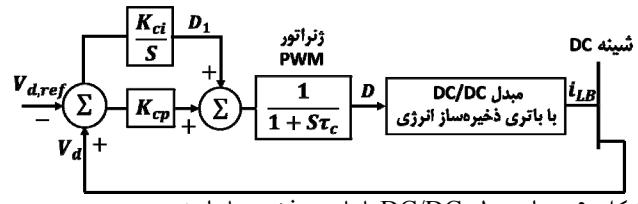
مطابق شکل ۲، ریزشبکه‌ی AC/DC مورد مطالعه در محیط نرم افزار Simulink/MATLAB شبیه‌سازی شده است و نتایج شبیه‌سازی ارتباط دینامیکی بین زیرسیستم‌های AC و DC در حالت‌های گذرای ناشی از بار پالسی بر روی شینه‌های AC و DC را به اثبات می‌رساند و نشان می‌دهد که کنترل کننده‌ی سیستم ذخیره‌سازی انرژی در تعديل حالت‌های گذرای زیرسیستم DC بسیار مؤثر و کارآمد است.

پارامترهای ریزشبکه‌ی AC/DC مورد مطالعه در جداول قسمت پیوست مقاله آمده است. شکل ۱۰، سناریوهای شبیه‌سازی مورد مطالعه در این مقاله را به صورت اجمالی نشان می‌دهد.

۱-۵ شبیه‌سازی بارهای پالسی بدون وجود کنترل کننده‌ی مبدل زیرسیستم DC

۱-۱-۵ اعمال بار پالسی بر روی شینه‌ی DC

برخی از بارهای خاص با توان بالا در شناورها وجود دارند که می‌توان به پیشانه‌های شناور، کمپرسورهای تهویه مطبوع و سیستم‌های گرمایشی اشاره نمود. این بارها که معمولاً به چندین مگاوات توان عملیاتی



شکل ۹: مدار مبدل DC/DC با باتری ذخیره‌ساز انرژی.

سیستم را بهبود بخشید. مدل کنترل پیش‌بین^۱ یک رویکرد مبتنی بر مدل پیشرفته است که از مدل غیرخطی سیستم برای پیش‌بینی وضعیت‌های خروجی آینده استفاده می‌کند و یک دنباله کنترل بهینه را در نتایج خروجی سیستم ایجاد می‌کند [۲۷]. در عمل، با در نظر گرفتن سایر الزامات عملکردی و محدودیت‌های کنترلی مانند به حداقل رساندن هزینه‌ی کنترل و محدودیت‌های دریافت و ارسال سیگنال‌های کنترلی، این موضوع از اهمیت بالایی برخوردار است.

۴- آنالیز پایداری

از روش دوم لیپانف که به روش مستقیم لیپانف نیز مشهور است برای بررسی پایداری سیستم غیرخطی ریزشبکه‌ی AC/DC بهره گرفته شده است. برای یافتنتابع لیپانوف سیستم غیرخطی مورد نظر، حاصل ضرب اسکالر روابط (۳)، (۱۴)، (۱۵) و (۱۸) را با متغیرهای حالت مربوطه‌شان و بدون روابط مدل فیلتر و سیستم ذخیره‌سازی انرژی در نظر می‌گیریم.

$$\frac{dV}{dt} = -(R_a + R_L)i_d^r - R_F i_F^r - R_D i_D^r - (R_a + R_L)i_q^r - R_Q i_Q^r - 3D\omega^r + 3T_m\omega - \frac{V_{b,d}^r}{R_b} - \frac{V_{b,q}^r}{R_b} \quad (21)$$

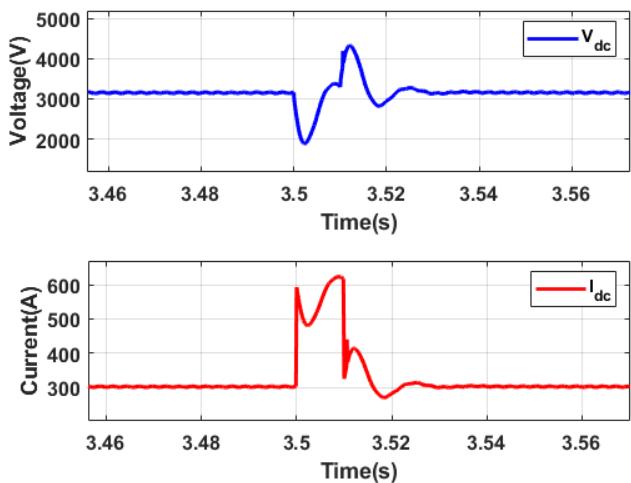
با توجه به (۲۱)، تابع $V(X)$ به صورت زیر توصیف می‌شود:

$$V(X) =$$

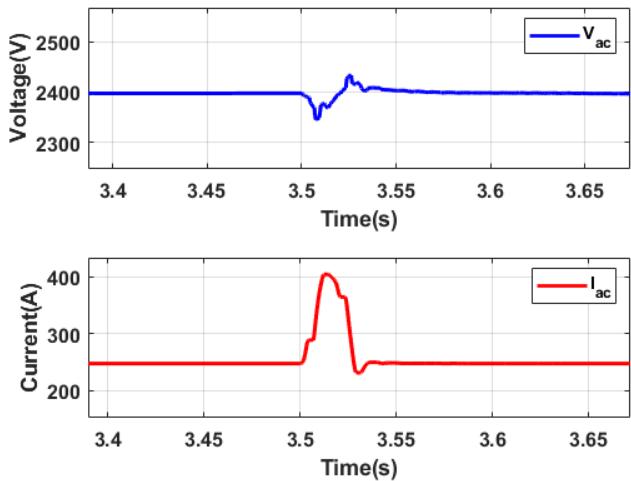
$$\begin{aligned} & \frac{1}{2\omega_B} \{ < L_i, i > + < C_F V_C, V_C > + 6\omega_B < H \omega, \omega > \\ & + < C_b V_{bus,d}, V_{bus,d} > + < C_b V_{bus,q}, V_{bus,q} > \\ & + < L_F i_s, i_s > + < C_F V_c, V_c > \} \end{aligned} \quad (22)$$

در (۲۲)، بردار حالت سیستم غیرخطی است. واضح است که V انرژی ذخیره شده در سلف‌ها، خازن‌ها و اینترسی سیستم را توصیف می‌کند. از (۲۲)، روشن است که $V(0) = 0$ و $V(x)$ در سمت راست (۲۱)، ورودی اعمالی از بیرون سیستم است که با استفاده از فیدبک قابل کنترل می‌باشد. فرض می‌کنیم که گشتاور $T_m = -Km\omega$ با استفاده از فیدبک سرعت T_m با روابط می‌شود، سپس در $\omega = 1$ و برای سایر متغیرهای حالتی که در روابط ریزشبکه وجود دارند $V \leq 0$ است. بنابراین طبق روش دوم لیپانف، سیستم در $\omega = 1$ پایدار است [۳].

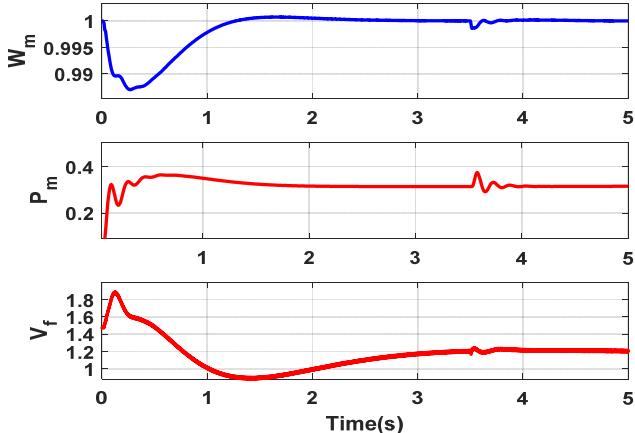
به طور کلی شناورهای نظامی به انواع بارهای خاص از قبیل رادارها، سلاح‌های لیزری، پرتابگرهای پهپاد و سلاح‌های الکترومغناطیسی مجهز هستند. این بارها به توان پریوویک بسیار بالا از صدها کیلووات تا دهها گیگاوات با دوره‌ی زمان بسیار کم از چند میکروثانیه تا چند ثانیه نیاز



شکل ۱۲: تغییرات ولتاژ و جریان خروجی زیرسیستم DC با اعمال بار بالسی بر روی شینه‌ی DC.

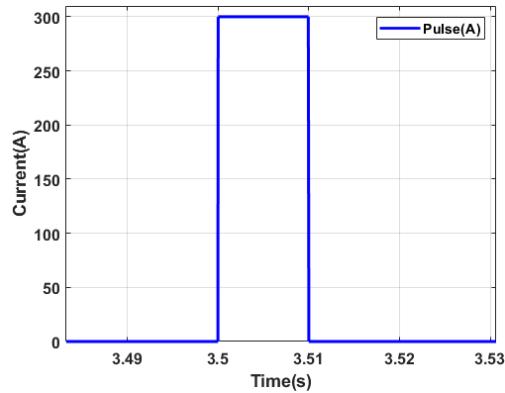


شکل ۱۳: تغییرات ولتاژ و جریان خروجی زیرسیستم AC با اعمال بار بالسی شینه‌ی DC.



شکل ۱۴: پارامترهای عملکردی ژنراتور سنکرون با اعمال بار بالسی شینه‌ی DC.

توجه به شکل ۱۵، واضح است که با اعمال بار بالسی، جریان خط به شدت افزایش می‌یابد و منجر به افت ولتاژ مؤثر شینه‌ی AC مربوطه می‌گردد. سیم پیچ‌های دمپر و سیستم تحریک ژنراتور سنکرون کمک می‌کنند تا حالت‌های گذراي سیستم به حداقل برسد و سیستم پس از گذشت 10 ms با زاویه‌ی آتش مبدل تریستوری در $\alpha = 0^\circ$ به حالت اولیه‌ی خود باز گردد.



شکل ۱۱: بار بالسی با دامنه‌ی جریان 300 آمپر و طول دوره‌ی 0.01 s .

نباز دارند، مستقیماً از شینه توزیع DC از طریق مبدل‌های تأمین می‌شوند. با توجه به ادغام بارهای بالسی و بارهای توان بالا، کنترل هماهنگی حفاظتی و پایداری ریز شبکه‌ی AC/DC دو موضوع مهم و حیاتی هستند. علاوه بر این، افت ولتاژ ناشی از بارهای بالسی باید در شینه‌ی مشترک جبران گردد تا کیفیت توان و پایداری سیستم تضمین شود [۱].

برای شبیه‌سازی بار بالسی بر روی شینه‌ی زیرسیستم DC، شرایط اولیه سیستم را برای ولتاژ خط به خط 240 kV و با فرکانس 60 هرتز و با زاویه‌ی آتش $\alpha = 0^\circ$ برای مبدل تریستوری در نظر می‌گیریم، سیس یک بار بالسی جریانی مطابق شکل ۱۱ در لحظه‌ی $t = 3/5\text{ s}$ برای مدت زمان 10 میلی ثانیه و با دامنه‌ی جریان 300 آمپر اعمال می‌شود. حداکثر ولتاژ خروجی مبدل شش پالسه‌ی تریستوری به زاویه‌ی آتش تریستورها بستگی دارد. از آنجایی که ولتاژ خروجی مبدل تریستوری در زاویه‌ی آتش $\alpha = 0^\circ$ دارای بیشترین مقدار خود است، بنابراین می‌توان نتیجه گرفت که بیشترین حالت گذرا و اغتشاشات ناشی از بارهای بالسی در این زاویه روی می‌دهد.

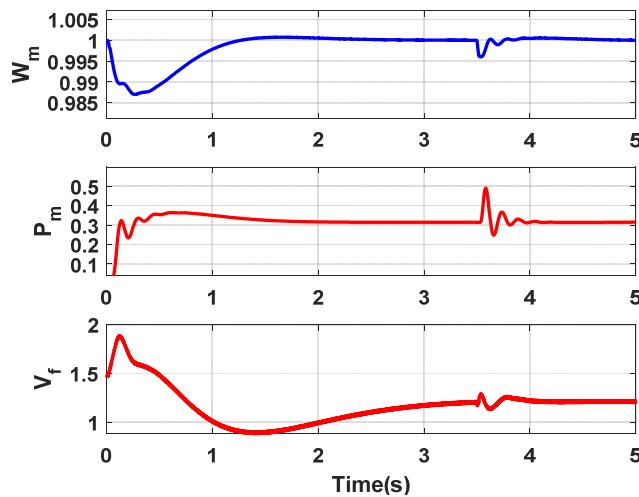
با توجه به شکل ۱۲، ولتاژ خروجی زیرسیستم DC در اثر اعمال بار بالسی بطور محسوسی کاهش و جریان خط DC بصورت چشمگیری افزایش می‌یابد.

مطابق شکل ۱۳ هنگام اعمال بار بالسی بر روی شینه‌ی DC، ولتاژ مؤثر خط به خط زیرسیستم AC در ابتدا کاهش و پس از گذشت حالت‌های گذرا به حالت پایدار اولیه‌ی خود می‌رسد. جریان مؤثر زیرسیستم AC نیز در ابتدا افزایش و سپس بعد از رفع بار بالسی به حالت اولیه‌ی خود باز می‌گردد و پایدار می‌شود.

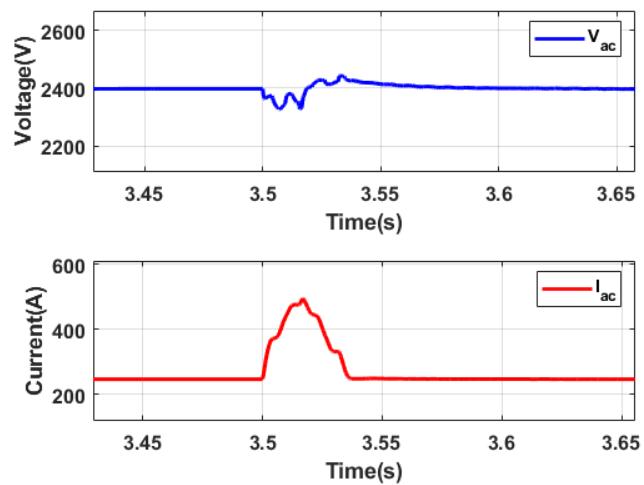
شکل ۱۴، پارامترهای عملکردی از قبیل سرعت زاویه‌ای، توان اکتیو و ولتاژ تحریک ژنراتور سنکرون را نشان می‌دهد. هنگامیکه بار بالسی در لحظه‌ی $t = 3/5\text{ s}$ برای مدت زمان 10 ms با دامنه‌ی جریان 300 آمپر بر روی شینه‌ی DC اعمال می‌شود پس از گذشت 10 ms به سرعت به مقادیر پایدار خود می‌رسند که پایداری به روش دوم لیپاپونوف که در بخش بحث شد را اثبات می‌کند. توجه داشته باشید که نوسانات ثانیه‌های اول شبیه‌سازی مربوط به راهاندازی ژنراتور سنکرون می‌باشد.

۲-۱-۵ اعمال بار بالسی بر روی شینه‌ی AC

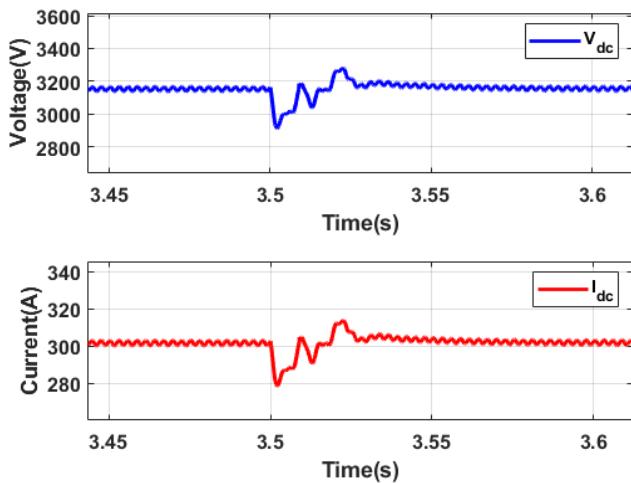
در این شبیه‌سازی با فرض ثابت بودن بار خروجی زیرسیستم DC، در لحظه‌ی $t = 3/5\text{ s}$ برای مدت زمان 10 میلی ثانیه یک بار بالسی مقاومتی با توان 500 kW به شینه‌ی زیرسیستم AC اعمال می‌شود. با



شکل ۱۷: پارامترهای خروجی ژنراتور سنکرون با بار پالسی بر روی زیرسیستم AC.



شکل ۱۵: ولتاژ و جریان خط AC با اعمال بار پالسی روی AC.

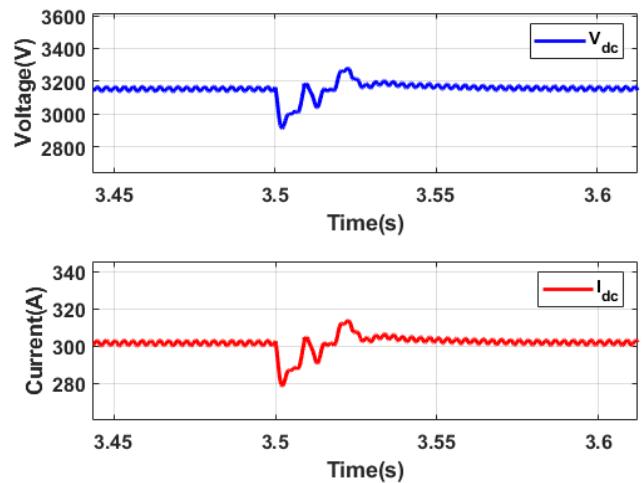


شکل ۱۸: مقایسه ولتاژ خروجی زیرسیستم DC با حضور و عدم حضور کنترل کننده DC.

۲-۵ شبیه‌سازی اعمال بارهای پالسی روی شینه‌های DC و وجود کنترل کننده زیرسیستم DC

۱-۲-۵ اعمال بار پالسی روی شینه DC

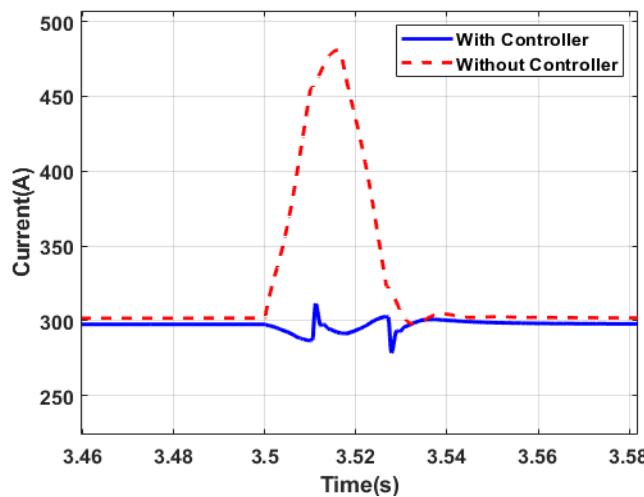
در این بخش بار پالسی بر روی شینه DC با سوئیچینگ مبدل DC/DC برای کاهش حالت‌های گذراي زیرسیستم DC مورد بررسی قرار گرفته است. شرایط اولیه شبیه‌سازی برای ولتاژ خط به خط شینه DC در ۲۴۰ kV، فرکانس ۶۰ Hz و زاویه آتش مبدل در $\alpha = 0^\circ$ تعیین شده است. یک بار پالسی در لحظه $t = 3/5$ s مطابق شکل ۱۱ و برای مدت زمان ۱۰ میلی ثانیه به زیرسیستم DC اعمال می‌شود. با توجه به شکل ۱۸، حالت‌های گذراي ولتاژ خروجی زیرسیستم DC در حضور کنترل کننده سیستم ذخیره‌سازی انرژی بسیار کاهش یافته و توانسته است مشخصه‌ی شکل موج ولتاژ خود را بهبود دهد. توجه به این نکته ضروری است که با کاهش حالت‌های گذراي زیرسیستم DC و با سوئیچینگ نرم مبدل DC/DC، نوسانات و ناپایداری گذراي پارامترهای خروجی ژنراتور سنکرون از قبیل سرعت زاویه‌ای، توان اکتیو و ولتاژ تحریک ژنراتور سنکرون تعدیل می‌یابد. لازم بهذکر است که برای نمایش مقایسه‌ی بهتر شکل موج‌ها، مقادیر متوسط آنها جهت ترسیم در نظر گرفته شده است.



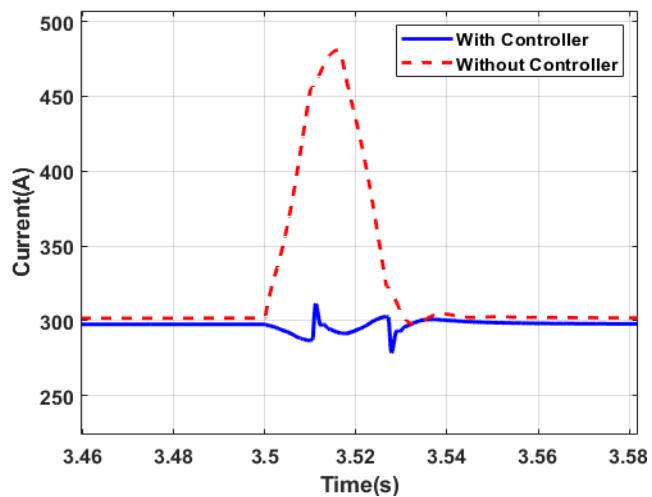
شکل ۱۶: ولتاژ و جریان زیرسیستم DC با اعمال بار پالسی روی شینه AC.

اغتشاشات بار پالسی AC و ارتباط دینامیکی بین زیرسیستم‌های AC و DC باعث ایجاد حالت‌های گذراي در زیرسیستم DC می‌شود. با توجه به شکل ۱۵، با اعمال بار پالسی بر روی شینه Zیرسیستم AC، جریان خطی Zیرسیستم AC افزایش و ولتاژ شینه آن کاهش می‌یابد. بنابراین مطابق شکل ۱۶، با افت ولتاژ Zیرسیستم AC، ولتاژ و جریان خط Zیرسیستم DC به واسطه مبدل شش پالسی تریستوری کاهش می‌یابند. حالت‌های گذرا در Zیرسیستم DC با وجود کنترل کننده‌های محرک اصلی و کنترل تحریک ژنراتور سنکرون بهبودی نداشته و این اغتشاشات باعث افت ولتاژ و کاهش جریان خط DC در زمان مربوطه شده است.

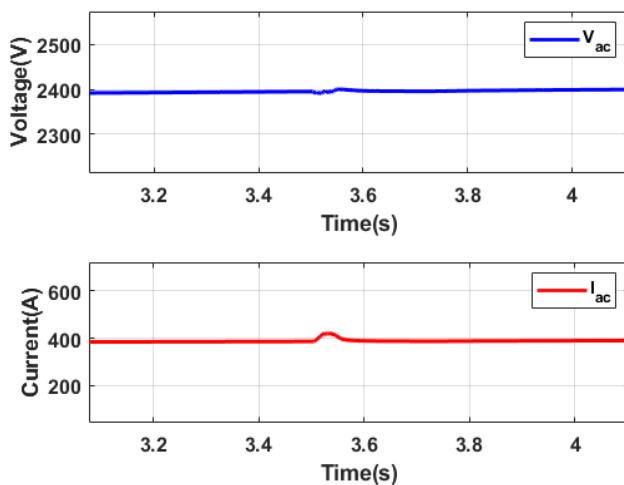
شکل ۱۷، پارامترهای خروجی ژنراتور سنکرون را هنگام اعمال بار پالسی بر روی شینه AC نشان می‌دهد. در لحظه $t = 3/5$ s و با گذشت ۱۰ ms، ژنراتور سنکرون متتحمل نوساناتی در پارامترهای عملکردی و خروجی خود می‌شود که این نوسانات منجر به تغییرات پارامترهای ریزشبکه‌ی AC/DC می‌گردد. پس از گذشت اغتشاشات ناشی از بار پالسی بر روی شینه AC، پارامترهای خروجی ژنراتور سنکرون از قبیل سرعت زاویه‌ای، توان اکتیو و ولتاژ تحریک پس از نوساناتی پایدار می‌شوند که این خود، پایداری به روش دوم لیپانف را اثبات می‌نماید.



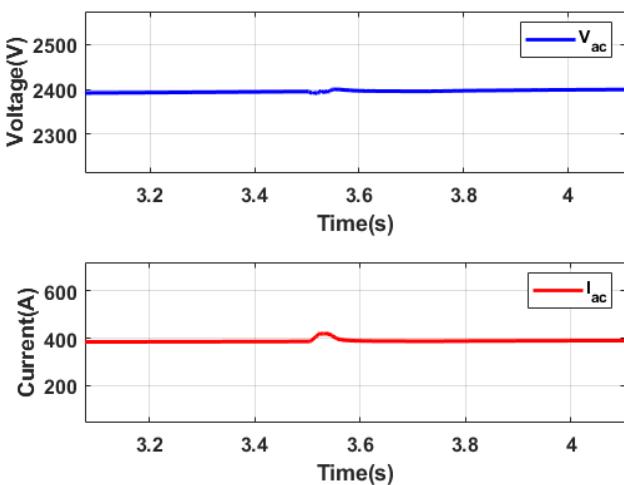
شکل ۲۱: مقایسه‌ی جریان بار زیرسیستم AC با حضور و عدم حضور کنترل کننده DC.



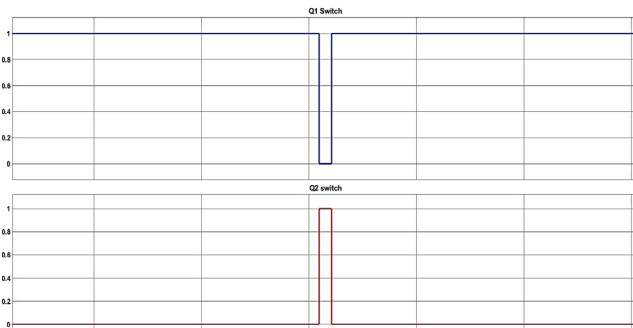
شکل ۱۹: مقایسه‌ی جریان بار زیرسیستم DC با حضور و عدم حضور کنترل کننده DC.



شکل ۲۲: پارامترهای خروجی ژنراتور سنکرون با بار پالسی در شینه‌ی DC.



شکل ۲۰: حالت‌های گذراي جریان خط و ولتاژ شینه‌ی AC با اعمال بار پالسی.



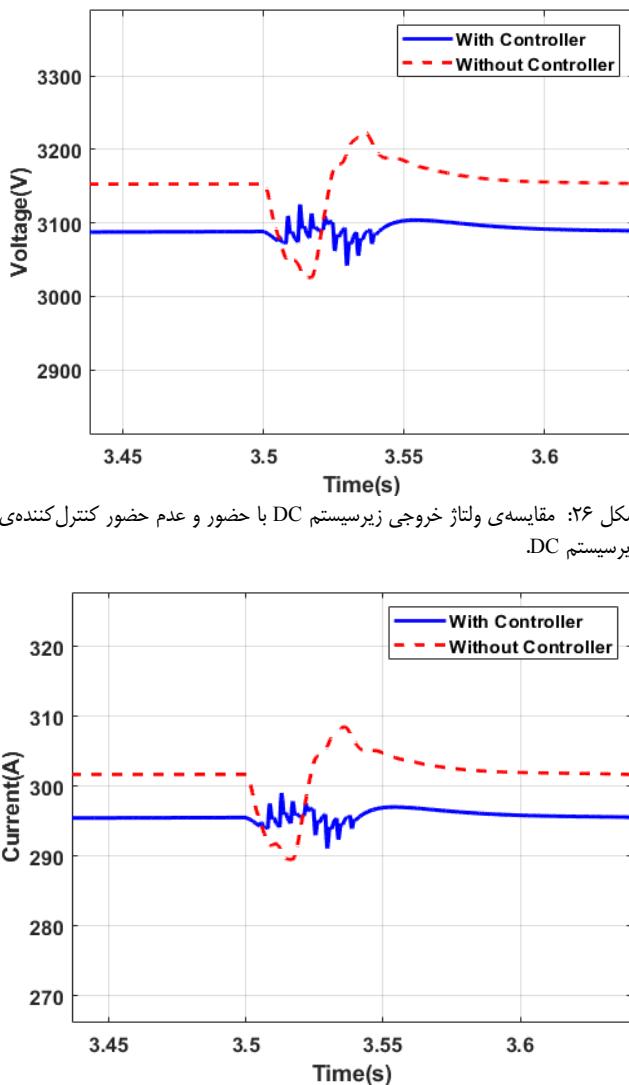
شکل ۲۳: حوه‌ی سوئیچینگ Q_1 و Q_2 مبدل DC/DC با اعمال بار پالسی شینه‌ی DC.

۵-۲ اعمال بار پالسی بر روی شینه‌ی AC

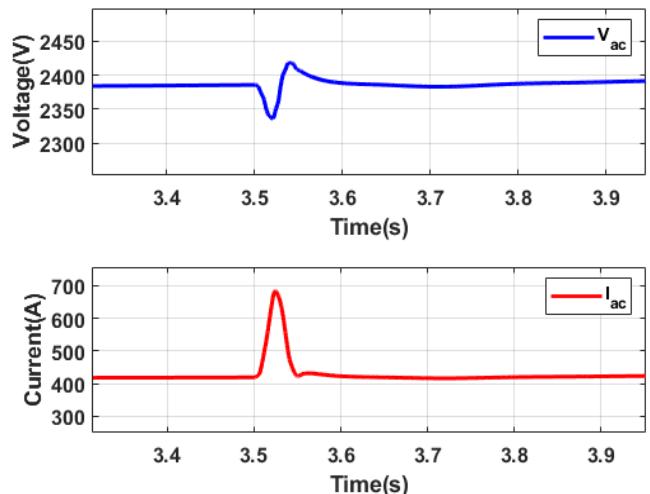
در این بخش به راحتی می‌توان تأثیر کنترل کننده زیرسیستم DC برای یک بار پالسی مطابق شکل ۱۱ در لحظه‌ی $t = \frac{3}{5} S$ و برای مدت زمان $10 ms$ بر روی شینه‌ی AC درک کرد. با توجه به شکل ۲۴، مشاهده می‌شود که هیچ بهبودی در جریان خط و ولتاژ شینه‌ی زیرسیستم AC حاصل نشده است. مقایسه‌ای برای ولتاژ شینه‌ی زیرسیستم AC در شکل ۲۵ آورده شده است و نشان می‌دهد که در حضور کنترل کننده زیرسیستم DC و در برابر اعمال بار پالسی بر روی شینه‌ی AC مشخصه‌ی شکل موج ولتاژ بهبود معناداری پیدا نکرده است.

مطابق شکل ۱۹، حالت‌های گذراي جریان بار زیرسیستم DC، در حضور کنترل کننده زیرسیستم DC تعديل چشمگیری داشته است. همان طور که در شکل ۲۰، مشاهده می‌شود، حالت‌های گذراي جریان خط و ولتاژ شینه‌ی AC هنگام اعمال بار پالسی DC و سوئیچینگ مبدل DC/DC و دشارژ باتری‌های ذخیره‌ساز انرژی بشدت کاهش داشته است و حالت‌های گذراي بسیار اندکی در لحظه‌ی $S = \frac{3}{5}$ و برای مدت زمان $10 ms$ در زیرسیستم AC مشاهده می‌شود. حالت‌های گذراي ولتاژ خط AC که در شکل ۲۱ نشان داده شده است نسبت به حالتی که در زیرسیستم DC هیچ کنترل کننده‌ای نداریم کاهش مطلوبی داشته است. مطابق شکل ۲۲، با اعمال بار پالسی بر روی شینه‌ی DC و با سوئیچینگ مبدل DC/DC، مشخصات خروجی ژنراتور سنکرون دارای نوسانات ناچیزی در $t = \frac{3}{5} S$ و برای مدت زمان $10 ms$ در برابر بار پالسی از خود نشان داده است.

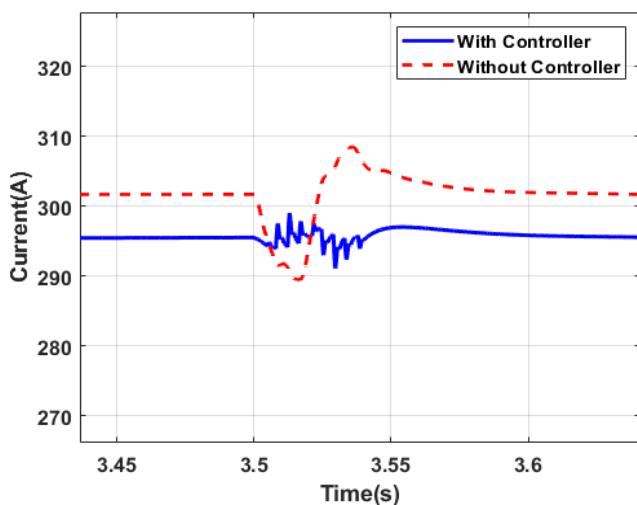
با توجه به مدار مبدل DC/DC و باتری‌های ذخیره‌ساز انرژی آن مطابق شکل ۸ نحوه‌ی سوئیچینگ کلیدهای Q_1 و Q_2 مبدل DC به صورت شکل ۲۳ می‌باشد. با اعمال بار پالسی بر روی زیرسیستم DC در حالت بوست، سوئیچ Q_1 قطع و سوئیچ Q_2 وصل و مبدل DC/DC در حالت بوست، باتری‌های ذخیره‌ساز انرژی را بر روی زیرسیستم DC دشارژ می‌کند و باعث کاهش حالت‌های گذرا در ریز شبکه‌ی AC/DC می‌گردد.



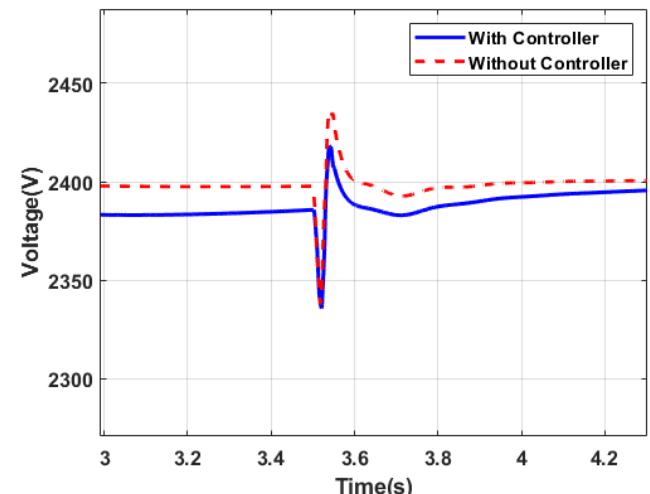
شکل ۲۶: مقایسه ولتاژ خروجی زیرسیستم DC با حضور و عدم حضور کنترل کننده زیرسیستم



شکل ۲۴: ولتاژ و جریان خطی AC با بار پالسی بر روی شینه AC



شکل ۲۷: مقایسه حریان بار زیرسیستم DC با حضور و عدم حضور کنترل کننده زیرسیستم DC



شکل ۲۵: مقایسه ولتاژ زیرسیستم AC با حضور و عدم حضور کنترل کننده DC

حالاتی گذراش ریزشبکه کافی نیستند و باید برای کنترل ناپایداری در هر دو زیرسیستم AC و DC روش‌های کنترلی مناسبی پیاده‌سازی شود. بنابراین در این مقاله جهت تعدیل حالاتی گذراش زیرسیستم DC از کنترل کننده سیستم ذخیره‌سازی انرژی با سیستم کنترلی حلقه بسته PI DC/DC IGBT مبدل استفاده شده است و با توجه به شبیه‌سازی‌های انجام شده می‌توان مشاهده کرد که حالاتی گذراش پارامترهای زیرسیستم DC از قبیل ولتاژ و جریان کاهش چشمگیری داشته‌اند و وجود سیستم ذخیره‌سازی انرژی با کنترل کننده مناسب باعث بهبود پایداری ریزشبکه سیستم تحريك ژنراتور و محرك اصلی بهره گرفته شده است.

پیوست

چهار جدول پیوست پ-۱ الی پ-۴ به ترتیب مشخصات پارامترهای اجزای زیرسیستم AC به استثنای ژنراتور سنکرون، ژنراتور سنکرون، اجزای زیر سیستم DC، و مبدل DC/DC با باتری ذخیره‌ساز و کنترل کننده PI مورد استفاده در شبیه‌سازی‌های این تحقیق را نشان می‌دهند.

از آنجایی که زیرسیستم‌های AC و DC بصورت دینامیکی به یکدیگر در ارتباط هستند هرگونه حالت گذراشی که در هر زیرسیستم اتفاق افتد، زیرسیستم مقابله هم تحت تأثیر اغتشاشات حاصل از آن قرار می‌گیرد و ناپایدار می‌گردد. با اعمال بار پالسی بر روی شینه زیرسیستم AC، زیرسیستم DC نیز تحت تأثیر حالاتی گذراش بار پالسی قرار می‌گیرد. با سوئیچینگ کنترل کننده مبدل DC/DC، باتری‌های ذخیره‌ساز انرژی با مدد کاری بوسطه شینه DC متصل شده و باعث کاهش حالاتی گذراش ناشی از بار پالسی زیرسیستم AC شده و مشخصه‌ی شکل موج‌های ولتاژ و جریان را با دشارژ باتری‌های ذخیره‌ساز انرژی در زیرسیستم DC اصلاح و باعث تعدیل اغتشاشات ناشی از بار پالسی زیرسیستم AC می‌گردد. با توجه به شکل ۲۶ و شکل ۲۷، می‌توان نتیجه گرفت که کنترل کننده زیرسیستم DC، توانسته است حالاتی گذراش بار پالسی زیرسیستم AC را به صورت چشمگیری کاهش دهد و به پایداری زیرسیستم DC کمک نماید.

۶- نتیجه‌گیری

نتایج شبیه‌سازی نشان می‌دهد که زیرسیستم‌های AC و DC بر اثر هرگونه ناپایداری ناشی از بارهای پالسی توان بالا بصورت دینامیکی بر روی یکدیگر تأثیر می‌گذارند و هرگونه حالت گذراشی بر روی یک زیرسیستم باعث حالاتی گذراشی می‌گردد. علاوه بر این، سیم‌پیچی‌های دمپر ژنراتور سنکرون برای کاهش

پ-۳: پارامترهای اجزای زیر سیستم DC

نام	نماد	مقدار	واحد
مقاومت فیلتر	R_{FI}	۰.۳۴۸	$\text{m}\Omega$
اندوکتانس فیلتر	L_{FI}	۱۰.۶	mH
خازن ذخیره‌ساز	C_F	۰.۲۸۶	mF
مقاومت ذخیره‌ساز	R_c	۰.۳۴۸۴	Ω

پ-۴: پارامترهای مبدل DC/DC با باتری ذخیره‌ساز و کنترل کننده PI

نام	نماد	مقدار	واحد
ولتاژ باتری‌ها	V_I	۲۵۰۰	V
مقاومت داخلی باتری	R_I	۰.۰۱	Ω
IGBT	R_{on}	۰.۰۰۱	Ω
مقاومت وصل	R_{LP}	۰.۰۰۱	Ω
مقاومت فیلتر سری	L_c	۰.۲۴۳	mH
اندوکتانس فیلتر سری			
ثابت زمانی کنترل کننده PI	τ_c	۰.۰۰۵	s
ضریب خط	k_{cp}	۱	بدون واحد
ضریب انتگرال گیر	k_{ci}	۰.۱	بدون واحد

21st Int. Conf. on Harmonics and Quality of Power, pp. 701-705, Chengdu, China, 15-18 Oct., 2024.

- [10] M. Valdes and H. Floyd, "Considerations for adapting IEEE 1584-2002 arc flash study results to a post IEEE 1584-2018 risk assessment," *IEEE Trans. Ind. Appl.*, vol. 57, no. 6, pp. 5562-5570, Aug. 2021.
- [11] D. R. Doan, "Arc flash Calculations for Exposures to DC systems," *IEEE Trans. Ind. Appl.*, vol. 46, no. 6, pp. 2299-2302, Dec. 2010.
- [12] L. Xu, et al., "A review of DC shipboard microgrids - part II: control architectures, stability analysis, and protection schemes," *IEEE Trans. on Power Electronics*, vol. 37, no. 4, pp. 4195-4120, Oct. 2022.
- [13] S. Kim, *Protection Coordination in Marine DC Power Distribution Networks*, Ph.D. Thesis, EPFL, Switzerland, 2020.
- [14] H. Liu, H. Guo, J. Liang, and L. Qi, "Impedance-based stability analysis of MVDC systems using generator-thyristor units and DTC motor drives," *IEEE Journal of Emerging and Selected Topics in Power Electronics*, vol. 5, no. 1, pp. 5-13, Mar. 2016.
- [15] -, *IEEE Electric Ship Technologies Symposium*, Baltimore, MD, USA, 14-16 Sept. 2009.
- [16] N. Eghedarpour and E. Farjah, "Power control and management in a Hybrid AC/DC microgrid," *IEEE Trans. Smart Grid*, vol. 5, no. 3, pp. 1494-1505, May 2014.
- [17] K. Chaijarunudomrung, K. N. Areerak, and K. L. Areerak, "Modeling and stability analysis of AC-DC power system with controlled rectifier and constant power loads," *WSEAS Trans. on Power Systems*, vol. 6, no. 2, pp. 31-41, Apr. 2011.
- [18] J. Shi, R. Amgai, and S. Abdelwahed, "Modelling of shipboard medium-voltage direct current system for system level dynamic analysis," *IET Electrical Systems in Transportation*, vol. 5, no. 4, pp. 156-165, Dec. 2015.
- [19] Il-yop Chung, Wenxin Liu, David A Cartes, Soo-hwan Cho, and Hyun-koo Kang, "Controller optimization for bidirectional power flow in medium-voltage DC power systems," *Journal of Electrical Engineerer & Technology*, vol. 6, no. 6, pp. 750-759, 2011.
- [20] -, *IEEE Energy Conversion Congress and Exposition*, Alexandria, VA, USA, 10-13 Apr. 2012.
- [21] P. S. Sarker and S. Biswas, "Modeling and non-linear stability analysis of ac/dc interconnected microgrid using dq-transformation considering generator dynamics," in *Proc. 44th Annual Conference of the IEEE Industrial Electronics Society*, pp. 4039-4044, Washington, DC, USA, 21-23 Oct. 2018.
- [22] P. M. Anderson and C. A. A. Fouad, *Power System Control and Stability*, Second Edition, John Wiley & Sons, 2008.
- [23] K. N. Areerak, S. V. Bozhko, G. M. Asher, and D. W. Thomas, "Stability analysis and modelling of AC-DC system with mixed load using DQ-transformation method," in *Proc. IEEE Int. Symp. on Industrial Electronics*, 6. pp., Cambridge, UK, 30 Jun.- 2 Jul. 2008.

پ-۱: پارامترهای اجزای زیر سیستم AC به استثنای ژنراتور سنکرون.

نام	نماد	مقدار	واحد
مقاومت خط انتقال	R_L	۰.۰۰۸	Ω
اندوکتانس خط انتقال	L_L	۷۰	μH
AC مقاومت شینه	R_b	۳.۴۸	Ω
AC خازن شینه	C_b	۲.۸۵	nF

پ-۲: پارامترهای ژنراتور سنکرون.

نام	نماد	مقدار	واحد
توان نامی	S	۳۱۲۵	kVA
ولتاژ خط به خط نامی	V	۲۴۰	kV
فرکانس نامی	f	۶۰	Hz
راکتانس سنکرون محور d	x_d	۲۴۴	pu
راکتانس گذراي محور d	x_d'	۰.۲۱۱	pu
راکتانس زير گذراي محور d	x_d''	۰.۱۶۵	pu
راکتانس سنکرون محور q	x_q	۱۲۲	pu
راکتانس گذراي محور q	x_q'	۱۲۲	pu
راکتانس زير گذراي محور q	x_q''	۰.۱۶۵	pu
راکتانس توالي منفي	x_γ	۰.۱۷۴	pu
راکتانس توالي صفر	x_0	۰.۰۵	pu
راکتانس نشتی آرمیچر	x_I	۰.۱۷۴	pu
* ثابت زمان مدار باز میدان	τ_d	۳۶	s
ثابت زمانی زیر گذراي d	τ_d''	۰.۳۱	s
سيم پيچ دمبر محور d	τ_d^*	۰.۰۴	s
ثابت زمانی زير گذراي q	τ_q''	۰.۰۴	s
سيم پيچ دمبر محور q	τ_q^*	۰.۰۴	s

* Open Field Circuit Time Constant

Subtransient of Amortisseur (d -axis) Ttime Constant

§ Subtransient of Amortisseur (q -axis) Time Constant

مراجع

- [1] L. Xu et al., "A review of DC shipboard microgrids - part I: power architectures, Energy Storage, and Power Converters," *IEEE Trans. on Power Electronics*, vol. 37, no. 5, pp. 5155-5172, May 2022.
- [2] N. Doerry, "Next generation integrated power systems (NGIPS) for the future fleet," in *Proc. IEEE Electric Ship Technologies Symp.*, Baltimore, MD, USA, 14-16 Sept. 2009.
- [3] P. S. Sarker, *Dynamic Modeling, Stability Analysis and Control of AC/DC Interconnected Microgrid Using DQ-Transformation*, Ph.D. Thesis, Temple University, USA, 2018.
- [4] -, *IEEE Recommended Practice for 1 kV to 35 kV Medium-Voltage DC Power Systems on Ships*, IEEE Std. 1709-2010, pp. 1-54, Nov. 2010.
- [5] -, *IEEE Guide for the Design and Application of Power Electronics in Electrical Power Systems on Ships*, IEEE Std. 1662-2008, pp. 1-72, 2009.
- [6] -, *IEEE Standard for Power Electronics Open System Interfaces in Zonal Electrical Distribution Systems Rated Above 100 kW*, IEEE Std. 1826-2012, pp. 1-46, 2012.
- [7] N. Doerry and J. Amy, "DC voltage interface standards for naval applications," in *Proc. IEEE Electric Ship Technologies Symp.*, 2015, pp. 318-325, Old Town Alexandria, VA, USA, 21-24 Jun. 2015.
- [8] -, *IEC/IEEE International Standard - Utility Connections in Port – Part 1: High Voltage Shore Connection (HVSC) Systems – General Requirements*, IEC/IEEE 80005-1:2019, pp. 1-178, 2019.
- [9] H. Zhang, Q. Wang, H. Chen, Y. Xu, and Y. Wang, "Comparative analysis of IEC 61000-4-30 evolution in power quality," in *Proc.*

مهندی مصیبی در سال ۱۳۹۰ مدرک کارشناسی مهندسی برق خود را از دانشگاه کاشان و در سال ۱۳۹۲ مدرک کارشناسی ارشد کارشناسی ارشد مهندسی برق خود را از دانشگاه کاشان و مدرک دکتری خود را در سال ۱۳۹۹ از دانشگاه شاهد دریافت نمود. ایشان از سال ۱۳۹۲ در مجتمع دانشگاهی برق و کامپیوتر دانشگاه صنعتی مالک اشتراحت در تهران مشغول به فعالیت بوده و اینک نیز عضو هیأت علمی این دانشگاه با مرتبه استادیار می‌باشد. زمینه‌های تحقیقاتی مورد علاقه ایشان عبارتند از: الکترونیک قدرت، ریزشبکه‌های هوشمند، انرژی‌های تجدیدپذیر و مدیریت توان شبکه‌های الکتریکی.

محمد رضا علیزاده پهلوانی در سال ۱۳۷۶ مدرک کارشناسی مهندسی برق خود را از دانشگاه شهید چمران اهواز و در سال ۱۳۸۰ مدرک کارشناسی ارشد مهندسی برق خود را از دانشگاه صنعتی مالک اشتراحت در تهران دریافت نمود. از سال ۱۳۷۷ الی ۱۳۸۸ نامبرده به عنوان حقوق سیستم‌های قدرت در مرکز تحقیقات کنترل دانشگاه صنعتی مالک اشتراحت مشغول به کار بود. در سال ۱۳۸۲ به دوره دکترای مهندسی برق در دانشگاه علم و صنعت ایران وارد گردید و در سال ۱۳۸۸ موفق به اخذ درجه دکترا مهندسی برق از دانشگاه مذکور گردید. ایشان از سال ۱۳۸۸ در مجتمع دانشگاهی برق و کامپیوتر دانشگاه صنعتی مالک اشتراحت در تهران مشغول به فعالیت گردید و اینک نیز عضو هیأت علمی این دانشگاه با مرتبه استادی می‌باشد. زمینه‌های علمی مورد علاقه ایشان عبارتند از: متنوع بوده و شامل موضوعاتی مانند ماشین‌های الکتریکی و الکترونیک قدرت، سیستم پالسی، شبکه‌های الکتریکی و کنترل می‌باشد.

- [24] M. Djibo, Protection and Disturbance Mitigation of Next Generation Shipboard Power Systems. Ph.D. Thesis, Old Dominion University, USA, 2021.
- [25] Y. Lu, Optimal Scheduling and Loadsharing of a Hybrid Power Plant with Gensets and Battery Banks, Master Thesis, Norwegian University of Science and Technology, Norway, 2019.
- [26] J. Zhang, Bidirectional DC-DC Power Converter Design Optimization, Modeling and Control, Ph.D. Thesis, Virginia Polytechnic Institute, USA, 2008.
- [27] N. Zohrabi, *Distributed Predictive Control for MVDC Shipboard Power System Management*, Ph.D. Thesis, Mississippi State University, USA, 2018.

مصطفی زمانی در سال ۱۳۹۳ مدرک کارشناسی مهندسی برق- شبکه‌های انتقال و توزیع خود را از دانشگاه غیرانتفاعی صدرالمتألهین (صدر) دریافت نمود و پس از چند سال کار تخصصی در صنعت قطلاهای برقی (مترو تهران)، در سال ۱۴۰۰ در دوره کارشناسی ارشد مهندسی برق با گرایش الکترونیک قدرت و ماشین‌های الکتریکی در دانشگاه صنعتی مالک اشتراحت تهران پذیرفته شد و در سال ۱۴۰۳ فارغ التحصیل گردید. زمینه‌های علمی و تحقیقاتی مورد علاقه ایشان عبارتند از: طراحی سیستم‌های زمین منمرک پلنت‌های صنعتی و ساختمانی، ماشین‌های الکتریکی و الکترونیک قدرت، سیستم‌های انتقال جریان مستقیم (HVDC).

آوش دهستانی کلاگر در سال ۱۳۸۴ مدرک کارشناسی مهندسی برق خود را از دانشگاه اصفهان و مدرک دکترا خود را در سال ۱۳۹۲ از دانشگاه علم و صنعت ایران دریافت نمود. نامبرده از سال ۱۳۹۳ به عنوان عضو هیأت علمی در دانشگاه صنعتی مالک اشتراحت در تهران مشغول به فعالیت گردید. زمینه‌های تحقیقاتی مورد علاقه ایشان عبارتند از: الکترونیک قدرت، مبدل‌های توان بالا، فیلترهای اکتیو، کوردهای قوس الکتریکی و سیستم‌های مغناطیسی.